

ACHTUNG – Unbedingt beachten !!!

Das Verbindungskabel zwischen der CPU- und der EPROM-Platine ist nicht 1:1 durchverbunden. Dadurch muss auf die richtige Steckrichtung geachtet werden. Wird das Kabel falsch angeschlossen, kann dadurch der Xilinx-Chip auf der CPU-Platine zerstört werden. Dieser Baustein ist auch etwas empfindlich gegenüber Spannungsspitzen und statischer Aufladung. Also mit Vorsicht einbauen!

Hier eine Abbildung, wie das Verbindungs-Kabel zu verwenden ist:

